

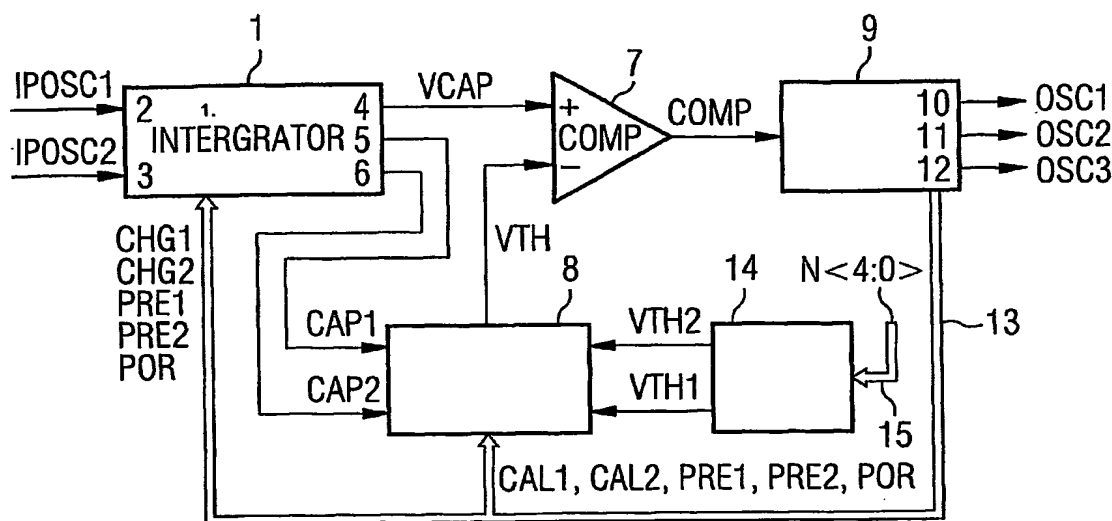


(10) Internationale Veröffentlichungsnummer
WO 2005/036748 A1

(81) Bestimmungsstaaten (soweit nicht anders angegeben, für jede verfügbare nationale Schutzrechtsart): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MY, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM,

[Fortsetzung auf der nächsten Seite]

(54) Bezeichnung: RC-OSZILLATORSCHALTUNG



1... INTEGRATOR

(S7) Abstract: The invention relates to an RC oscillator circuit in which a charging current (IPOSC1) is integrated in an integrator (1). An output voltage (VCAP) of the integrator is compared with a reference threshold value (VTH) in a comparator (7). A periodical signal is produced in a clock-pulse generator (9) according to said comparison. Furthermore, a reference generator (8) produces the reference threshold value (VTH) according to the temperature and the supply voltage of the entire circuit. In this way, the dependency of the frequency of the oscillator on variations of the supply voltage is largely compensated.

[Fortsetzung auf der nächsten Seite]

WO 2005/036748 A1



TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

(84) **Bestimmungsstaaten** (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsart): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT,

Veröffentlicht:

— mit internationalem Recherchenbericht

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(57) **Zusammenfassung:** Es ist eine RC-Oszillatorschaltung angegeben, bei der ein Ladestrom (IPOS1) in einem Integrator (1) aufintegriert wird. Eine Ausgangsspannung (VCAP) des Integrators wird mit einer Referenzschwelle (VTH) in einem Komparator (7) verglichen. Abhängig vom Vergleich wird in einem Taktgenerator (9) ein periodisches Signal erzeugt. Weiterhin ist ein Referenz-generator (8) vorgesehen, der die Referenzschwelle (VTH) in Abhängigkeit von der Temperatur und der Versorgungsspannung der gesamten Schaltung erzeugt. Damit wird die Frequenzabhängigkeit des Oszillators von Schwankungen der Versorgungsspannung weitgehend kompensiert.